

③ 日本国特許庁(JP)

④ 特許出願公開

⑤ 公開特許公報(A)

昭62-35325

⑥ Int. Cl. ⁴	識別記号	庁内整理番号	⑦ 公開
G 02 F 1/133	1 2 6	Z-8205-2H	昭和62年(1987)2月16日
G 09 F 9/00		6731-5C	
G 09 G 3/34		Z-7436-5C	審査請求 未請求 発明の数 1 (全6頁)

⑧ 発明の名称 ディスプレイパネル

⑨ 特 願 昭60-174210

⑩ 出 願 昭60(1985)8月9日

⑪ 発 明 者	吉 岡 征 四 郎	東京都大田区下丸子3丁目30番2号	キャノン株式会社内
⑫ 発 明 者	坂 野 嘉 和	東京都大田区下丸子3丁目30番2号	キャノン株式会社内
⑬ 発 明 者	清 水 哲 也	東京都大田区下丸子3丁目30番2号	キャノン株式会社内
⑭ 発 明 者	渡 辺 信 男	東京都大田区下丸子3丁目30番2号	キャノン株式会社内
⑮ 出 願 人	キャノン株式会社	東京都大田区下丸子3丁目30番2号	
⑯ 代 理 人	弁理士 豊田 善雄		

明 細 書

1. 発明の名称

ディスプレイパネル

2. 特許請求の範囲

(1) バックライトを有するディスプレイパネルにおいて、画面に印加する書込み番号と同期して該画面に対応する部分の発光部を部分的に発光させる様にした発光パネルをバックライトとして用いたことを特徴とするディスプレイパネル。

3. 発明の詳細な説明

【産業上の利用分野】

本発明は、バックライトを有するディスプレイパネルに関するものである。

【開示の概要】

本明細書及び図面は、バックライトを有するディスプレイパネルにおいて、ディスプレイパネルの画面に印加する書込み番号と同期して該画面に対応する部分の発光部を部分的に発光させる

発光パネルをバックライトとすることによって、液晶ディスプレイパネルを薄く、かつ消費電力の少ないものとし、装置のポータブル化を可能にする技術を開示するものである。

【従来の技術】

第2図は、この種のパネルの従来例を示すものである。図において24はバックライト、25は液晶パネル、26は駆動部である。第2図より明らかな様に、従来装置においては、液晶パネル24を裏側から全面一様に照明する光線が用いられていた。

【発明が解決しようとする問題点】

しかしながら、従来の液晶ディスプレイは、他の表示装置、例えばCRT、LED、EL等と比べて、表示パネルの駆動が低消費電力であるという点で有利といわれているが、反面、照明光線(バックライト)で消費される電力が大きく、ポータブルな表示装置を製作する上での問題点になっていた。

本発明は、薄く、かつバックライトにおける消

費電力を少なくし、ポータブルな表示装置の製作を容易にした液晶ディスプレイパネルを提供することを目的とする。

【問題点を解決するための手段】

第1図は、本発明によるディスプレイパネルの発光パネルと駆動回路の概略図である。図において、100は発光パネル、1は複数のライン状に分割された発光体であり、具体的には、発光灯、放電灯、EL発光体等が用いられる。この発光体1には、各々電極2及び発光体1の発光を制御するスイッチ3が設けられ、スイッチ3は、さらに電極4に接続されている。第3図に、第1図における発光パネルの一例として、発光発光体の断面図を示す。図において、ガラス基板5の裏面にはITO (Indium-Tin-Oxide)等からなるストライプ状の透明電極6が形成され、その裏面にはさらに発光体7、 MgO 等の保護膜8が形成されている。一方、ガラス基板5と対向して設けられたガラス基板9の裏面には、 Al 等のメタル導電膜12、 SiO_2 等の保護膜11、前記した MgO 等の保護膜

8aが形成されている。この2枚のガラス基板5及び9aとによって形成される空間は、スペーサー10によって所定の形状・寸法に区分され、各々の空間には放電ガス9が封入されている。なお、第1図、第3図共、表示パネルは省略されている。

上記構成において、選択された透明電極6及びメタル導電膜12の間に電圧を印加すれば、封入された放電ガス9が電極間で放電し、所定の透明電極6上の発光体7は単独で発光する。

【作用】

本発明による作用を、第1図及び第3図により説明する。例えば、表示面積が $20\text{cm} \times 30\text{cm}$ の場合、バックライトとして通常の発光灯を使用すると、10数ワットの消費電力を必要とする。しかしながら、本発明による発光パネルは、前述した様に、必要に応じて必要な所のみを点灯させるものであるから、例えば表示域の上半分のみ必要であれば、上半分のみを点灯すれば、この場合は消費電力は半に減少する。また例えば文書表示の場合、

行間は点灯する必要がないので、この場合も消費電力はほぼ半に減少する。さらに、各ストライプ電極を時分割で点灯する方法によって本発明によるバックライトを駆動すれば、平均的に従来の発光灯の数分の1の消費電力とすることができ

る。また、バックライトとして通常の発光灯を使用した場合には、ほぼ2mm以上の厚みを必要とし、薄い光源として従来からあるELを使用した場合には、現状では明るさとして10FL以下の暗い光面しか得られない。しかしながら、第3図の例で、放電ガス9が封入される室の厚さを1mm以下とし、ガラス基板5、9aの厚さを1mm以下とすれば、全体の厚さを約3mm以下とすることができる。しかもこの場合、例えば30FL以上の明るく、かつ大面積（例えば、 $20\text{cm} \times 30\text{cm}$ ）の均一な照明光源を製作することもできる。

【実施例】

以下、本発明の実施例を第4図～第10図と共に説明する。第4図は本発明によるディスプレイ

パネルを、カラー液晶ディスプレイパネルとした場合の一例を示す断面図である。第4図において、13及び13aはガラス基板、14は6と同じくITO等の透明導電膜よりなるストライプ状の透明電極、15は SiO_2 等の絶縁膜、16はポリイミド膜等をラビング処理した液晶配向膜、17は液晶材料、18および19は偏光膜である。なお、第4図において、第3図と同一番号のものは同じものを示している。

また、比較のために従来のカラー液晶ディスプレイパネルの断面図を第5図に示す。第5図において、第4図と同一番号のものは同じものである。第5図において20は有機若しくは無機のカラースティックフィルターであり、21は発光灯点灯用電極である。

第4図において、偏光膜18より左側の部分（発光パネル）についてまず説明する。15は厚さ2mm、面積約 $25\text{cm} \times 35\text{cm}$ のガラス基板、13は5と同じ面積、厚さ1mmのガラス基板、12のメタル導電膜としては厚さ0.5 μm の Al 膜を蒸着する。このメ

タル導電膜12の上の保護膜8としては、2次電子放出物質として例えば MgO を厚さ約 $0.1\text{ }\mu\text{m}$ 蒸着する。また、6は厚さ $0.1\text{ }\mu\text{m}$ の透明電極、例えばITOを蒸着し、次いで7a、7b、7cとして赤色、緑色、青色の発光をする発光体、例えば7aとして $\text{YBO}_3:\text{Eu}$ 、7bとして $\text{Zn}_2\text{SiO}_4:\text{Mn}$ 、7cとして $\text{Y}_2\text{SiO}_5:\text{Ce}$ を通常のリフトオフ法で3回塗布する。具体的には第8図に示す様に、透明電極6の上にレジスト22をコートし、更に巾 $80\text{ }\mu\text{m}$ 、ピッチ $300\text{ }\mu\text{m}$ のストライプをエッチングし、次いで発光体7aを厚さ約 $1\text{ }\mu\text{m}$ 塗布する。次に、レジスト22をリフトオフして除去する。この工程をさらに2回繰返して透明電極6の上に7a、7b、7cの発光体のストライプパターンを形成する。次いで第7図に示す様に、レジスト22を塗布し、ストライプ7a、7b、7cに沿ってパターンニングし、更に透明電極8をパターンニングする。次いでレジスト22を剥離し、さらに第4図に示す様に保護膜(兼2次電子放出物質)8を厚さ $1.5\text{ }\mu\text{m}$ 蒸着する。次い

でストライプパターン7aと7bの間、7bと7cの間、7cと7aの間にスペーサ10として絶水性樹脂、例えばドライフィルム等を厚さ約 $100\text{ }\mu\text{m}$ 塗布し、ストライプ状に露光してストライプ状の溝をつくる。好ましくはこの上に更に保護膜 MgO を厚さ約 $0.1\text{ }\mu\text{m}$ 以上蒸着した方がよい。

なお、第4図の保護膜8は、第8図に示す様に、例えば8aを SiO_2 、8bを MgO とした複合膜としてもよい。この様に、 MgO をつけると放電開始電圧が下がり、表面の劣化が少なくなり寿命が長くなる。また8aが例えば MgO 、8bが薄い SiO_2 で、例えば $1000\text{ }\text{\AA}$ 以下の場合には、 MgO 単独の場合に比べて寿命が長くなる。

次いでこのガラス基板13と対向する側のガラス基板5にメタル導電膜12と保護膜8を設け、双方を合せて封着すると共に、空間に放電用の作用ガス9を封入する。作用ガス9としては、例えばネオンに充満ガスを5%混入し、全圧を $100\sim 700\text{ Torr}$ に設定して使用する。

次に第4図の偏向膜18より右側の部分(液晶パネル)を説明する。

第4図において、基板13aとして厚さ 1 mm のガラス基板、5aとして厚さ 2 mm のガラス基板を使用する。次に基板5aの上に透明電極14としてITOを厚さ約 $0.1\text{ }\mu\text{m}$ 蒸着し、かつ巾 $80\text{ }\mu\text{m}$ 、スペース $20\text{ }\mu\text{m}$ のストライプ状にパターンニングする。次いで絶縁膜15として SiO_2 を厚さ $0.2\text{ }\mu\text{m}$ 蒸着し、その上に液晶の配向膜18としてポリイミドフィルム18を厚さ約 $0.2\text{ }\mu\text{m}$ 塗布し、かつ表面をラビング処理する。基板13aの上にも同様の工程で透明ストライプ状の透明電極14、絶縁膜15、配向膜18を設ける。さらに、これらの基板13aと5aを合せて通常の液晶セルを製作し、液晶材料17を真空封入する。液晶セルのセル厚は、通常のTN液晶の場合は約 $10\text{ }\mu\text{m}$ であり、厚さ $10\text{ }\mu\text{m}$ のスペーサ材を用いてセル厚を制御する。また基板5aと基板13aの上のストライプ状の透明電極14は互いに平面的に直交する様に配置する。

この様に製作した液晶パネルの両側を、互いに平面的に直交する偏光板18及び19で挟み、第4図に示す様に前述の発光パネルと統合して液晶ディスプレイパネルとする。この時、発光パネル上のストライプ状の透明電極8と、液晶パネル側の基板13a上のストライプ状の透明電極14の位置は、互いに重なる様に配置する。

次に、以上の様に製作したパネルの駆動法について説明する。第9図は第4図に示した液晶ディスプレイパネルと、その駆動回路の説明図である。

第9図において、8a、8b、8c、…は第4図における発光パネルの横方向ストライプ電極群であり、14'a、14'b、14'c、…は液晶パネルの横方向ストライプ電極群である。8a、8b、8c、…と14'a、14'b、14'c、…は水平方向の位置が合っていることが好ましい(図は平面的に重なり合った状態を示している)。14a、14b、14c、…は液晶パネルの縦方向のストライプ電極群である。また、30a、30b、30c、…と、40a、40b、

40c, …と50a, 50b, 50c, …は、それぞれ前記ストライプ電極群6a, 6b, 8c, …と、14a, 14b, 14c, …および14'a, 14'b, 14'c, …に所要電圧の印加をオン/オフするためのスイッチ群であり、31と51は前記スイッチ群に順番に所要電圧を印加するための選択回路、例えばシフトレジスタ回路で良く、好ましくは30aと50a, 30bと50b, 30cと50c, …は同期していることが好ましい。即ち発光ストライプ電極が選択されて、発光しているストライプ電極と重なった位置にある液晶ストライプ電極が同期して選択され、所要電圧が印加される様にする。また41は、コンピューター等の信号源80からの信号を受けてスイッチ群40a, 40b, 40c, …にオン/オフ信号を分配するデコーダー回路である。32は蛍光体6a, 6b, 8c, …を発光させるための電極で、通常±10〜±200 Vの出力電圧を使用する。42と52は液晶パネルに印加する電極で、通常±10V以下の出力電圧で良い。

次に上記パネルの点灯方法の一例について説明

暗、明、…と点灯する。この手順を50a, 50b, 50c, …と順番に繰返せば、パネル全面で信号によって明暗のパターンをつくることができる。

上記実施例において、単色表示の場合は、3色カラー表示の場合に比べて、第4図の7a, 7b, 7cのうちの1つのみを点灯すれば良いので、消費電力はさらに更に節約できる。また第4図と第5図を比較すれば容易に理解される様に、従来のカラー液晶ディスプレイパネルでは、カラーモザイクフィルター20が液晶セル内に組み込まれているが、本発明ではこのカラーモザイクフィルターを用いることなくカラーディスプレイを行うことができる。カラーモザイクフィルターが液晶セル内に組み込まれていると、このフィルター材料と液晶材料との化学反応を防止するため、第5図に示す様に絶縁膜15を必要とし、この絶縁膜が付着した分だけ液晶セル駆動電圧は高くなる。本実施例の第4図に示す構成では、この様な不都合はなく、かつ液晶セルの構成は従来より大巾に簡略化され、液晶セルの製造コストを大きく低減するこ

する。例えば第10図に示す様に、発光ストライプ電極のスイッチ群30a, 30b, 30c, …を順番にスイッチオンして点灯する時、液晶ストライプ電極14'a, 14'b, 14'c, …を同期して点灯する。この時、14'a, 14'b, 14'c, …に印加する電圧を V_{V1} , V_{V2} , V_{V3} , …とすると、

$$V_{V1} = V_{V2} = V_{V3} < V_i$$

とする。但し V_i は液晶の配向が立上る、閾値電圧である。さらに、14'aに V_{V1} が印加されている間に、液晶の縦方向ストライプ電極14a, 14b, 14c, …に信号電圧 V_{X1} , V_{X2} , V_{X3} , …を印加するべくスイッチ群40a, 40b, 40c, …を順番にスイッチオンする。この時信号電圧の強度に従って、例えば

$$\begin{aligned} V_i &< |V_{V1} + V_{X1}|, \\ |V_{V1} + V_{X2}| &< V_i, \\ V_i &< |V_{V1} + V_{X3}|, \dots \end{aligned}$$

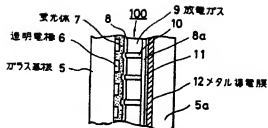
とすれば、ストライプ電極14'aとストライプ電極14a, 14b, 14c, …の交点の位置はそれぞれ明、

とができる。

一方、通常の液晶パネルのバックライトは、前述した様に常時全面一様に点灯しているのに対し、本発明によるパネルでは選択回路31によって選択されたストライプ電極のみが点灯しているので、バックライトの消費電力としてはその分だけ小さくて良い。例えば表示画面サイズを200×300mmとし、ストライプ電極のピッチを300mm方向に0.2mmとすれば、ストライプ電極を1本づつ点灯する駆動方式では、全面同時点灯と比較して約 $0.2/300 = 1/1500$ の点灯電流で良い。また、スイッチ選択回路31として、ランダムに選択する回路を使用すれば、不要部分の光漏れは消滅できて、その分だけ光量の消費電力を小さくできる。

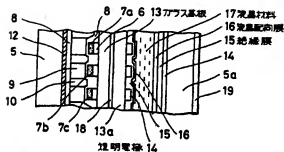
さらに、第4図において、液晶材料17としてゲスト・ホストタイプの液晶を使用すれば、偏光板18は不要となるので、ガラス基板13は1枚構成とすることが出来、さらに構成は単純になる。

他の実施例として、第4図における液晶材料17



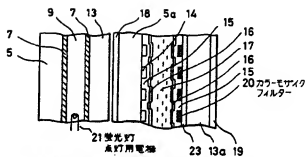
螢光発光体の断面図

第 3 图



ディスプレイパネルの一例を示す断面図

第 4 区



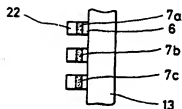
従来のカラー液晶ディスプレイパネルの断面図

第 5 図



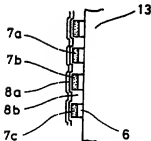
形成過程を示す図

第 6 图



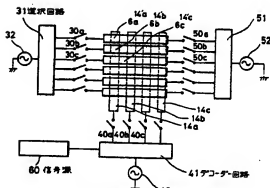
形成過程を示す図

第7图



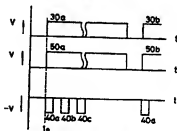
保護膜の形成例を示す図

第 8 図



液晶ディスプレイパネルとしての駆動回路の説明図

第 9 図



運動液形の一例を示す図

第10圖